

# 1 Literaturempfehlungen

## 1.1 Theorie

- Jens-Rainer Ohm: Digitale Bildcodierung  
Springer Verlag (ISBN: 3-540-58579-6)  
Standardwerk der Bildcodierung
- W. Hess: Digitale Filter  
Teubner Studienbücher (ISBN:3-519-16121-4)  
Sehr ausführliche Erläuterungen zum Thema Filter und Filterentwurf
- <http://ioasun2.epfl.ch/unser/>  
Spline Darstellungen, insbesondere B-Splines
- Jayant, Noll: Digital Coding of Waveforms  
Prentice-Hall vergriffen (ISBN: 0-13-211913-7)  
Standardwerk von 1984, häufig zitiert, insbesondere für DCT
- Proakis, John G.: Digital Communications  
Mac Graw Hill (ISBN: 0-07-113814-5)  
Grundlagen Nachrichtenübertragung und Informationstheorie
- Dowd, Kevin; Severance, Charles: High Performance Computing  
O'Reilly (ISBN: 1-56592-312-X)  
Grundlagen zu Prozessorarchitektur, Compileroptimierungen u.ä.

## 1.2 Algorithmen

- Press, Vetterling, Teukolsky, Flannery: Numerical Recipes in C  
Cambridge University Press (ISBN: 0-521-43108-5)  
Von der Theorie bis zur Praxis inkl. Programmbeispielen für viele Themen der numerischen Mathematik. Sehr sehr empfehlenswert
- Foley, van Dam, Feiner, Hughes: Computer Graphics, Principles and Practice  
Addison Wesley (ISBN: 0-201-84840-6)  
Standardwerk für 2D und 3D Computergrafik. Sehr gut lesbar.
- Diverse IEEE Transactions on Image Processing

## 1.3 Standards

- <ftp://standard.pictel.com/video-site/>  
Standards der ITU H.26x – Serie
- MPEG4 – Systems  
ISO/IEC 14496-1:1999(E)

## **1.4 Programmieren in Assembler**

- Trutz Eyke Podschun: Das Assembler-Buch  
Addison-Wesley (ISBN: 3-8273-1513-1)  
Gute Einführung in x86-Assembler mit großem Praxisteil und sehr gutem Referenzanhang
- Intel: The complete guide to MMX technology  
Mc Graw Hill (ISBN: 0-07-006192-0)  
Referenzwerk für MMX-Programmierung, sehr gut lesbar, zahlreiche Beispiele
- Bob Neveln: Linux Assembly Language Programming  
Prentice Hall (ISBN: 0-13-087940-1)  
Speziell für Assemblerentwicklung unter Linux
- <http://developer.intel.com/vtune/cbts/refman.htm>  
Intel Reference Shelf, Dokumentation zur P6-Familie inkl. Optimierungsstrategien.
- <http://developer.intel.com/software/idap/processor/ia32/mmx/index.htm>  
Beispiele zur Programmierung in MMX von Intel